

CURRICULUM VITAE

LAHBIB Younes, Maître Assistant en Génie Electrique à l'ESTI

Date et lieu de naissance : 17 / 05 / 1977 Alia-Bizerte

Nationalité : Tunisienne

Situation familiale : Marié, 2 enfants

Adresse : BP 139 pôle technologique de communication,
Ariana 2088

Tél. : +216 22 88 94 54 -- +216 70 687 002

e-mail : younes.lahbib@gmail.com younes.lahbib@eniso.rnu.tn

FORMATION

2007-2011 : **Préparation d'Habilitation en Génie Electrique.**

2003-2006 : **Thèse de doctorat en Microélectronique**

Thèse industrielle (Coopération *FS Monastir* et *ST Microelectronics*).

2001-2002 : **Diplôme d'études approfondies en Matériaux et Dispositifs pour l'électronique,
option microélectronique** : coopération avec la société *ST Microelectronics*.

1998-2000 : **Diplôme d'ingénieur en génie électrique**

l'ENIM (Ecole nationale d'Ingénieurs de Monastir), Option : informatique industrielle

1996-1997 : **Admission aux Concours National des écoles d'ingénieurs**

Classes préparatoires à l'institut préparatoire de Nabeul (IPEIN)

Juin 1995 : **Baccalauréat Mathématique**

COMPETENCES PROFESSIONNELLES

RECHERCHE ET DEVELOPPEMENT (R&D)

Développement Software (C++, C, C embarqué),

Systèmes embarqués (RTOS, microcontrôleurs et DSP),

Microélectronique (VHDL, Verilog, SystemC, VHDL-AMS et SystemC-AMS),

Microprocesseurs et Architecture des Ordinateurs

MATIERES ENSEIGNEES

Cours de mastère

Matière	Nature	Niveau	établissement
Méthodologies de conception au niveau système : SystemC\OCP\TLM	Cours	Mastère de recherche	ENISo, ESTI
Cours VHDL et vérification formelle	Cours	Mastère de recherche	Faculté des sciences de Tunis
VHDL et circuits programmables	Cours	Mastère professionnelle	Institut Supérieur des Technologies Médicales de Tunis

ESTI : Cours intégrés et Travaux pratiques

Matière	Nature	Niveau
Systèmes embarqués et DSP	Cours intégrés et TP	4 GE-Maîtrise et 3 ^{ème} année LMD
Circuits programmables et VHDL	TP	4 GE-Maîtrise
Architecture avancée des ordinateurs	Cours intégrés	2 ^{ème} année LMD
Architecture des ordinateurs	Cours intégrés	1 ^{ère} année LMD

ENIT et ENISo : Cours intégrés et Travaux pratiques en cycle Ingénieur

Matière	Nature	Niveau	établissement
Fiabilité des circuits microélectroniques	Cours et TP	3 ^{ème} année	ENIT (2008, 2009 et 2010)
Architectures Programmables et Applications Industrielles (FPGA et SOPC)	Cours et TP	2 ^{ème} année	ENISo (2006 et 2007)
Co-design : conception mixte logicielle/Matérielle	Cours et TP	2 ^{ème} année	ENISo (2006 et 2007)
Multiprocesseurs et Composants dédiés	Cours Intégrés	2 ^{ème} année	ENISo (2006 et 2007)
Synthèse des circuits numériques	Cours Intégrés	1 ^{ère} année	ENISo (2006 et 2007)
Opérateurs et circuits numériques	TP	1 ^{ère} année	ENISo (2006 et 2007)

Institut supérieur d'Informatique (2004 et 2005)

Matière	Nature	Niveau	AU
CAO Electronique & Codesign	Cours Intégrés et TP	2 ^{ème} année Ing.	2005-2006
Systèmes à Multiprocesseurs et Techniques d'interfaçage	TP	2 ^{ème} année Ing.	2005-2006
Architecture Avancée des Ordinateurs	Cours intégrés et TP	1 ^{ère} année Ing. Et 2 ^{ème} Techniciens	2005-2006 2004-2005
Maintenance Informatique	TP	3 ^{ème} Techniciens	2004-2005

ACTIVITES DE RECHERCHE

- **Habilitation Universitaire en Génie Electrique (en cours)**

Thématique : Vérification formelle et semi-formelles des systèmes microélectroniques intégrés
Etablissement : FSM
Equipe de recherche : Laboratoire de microélectronique Monastir
Directeur : Pr. Rached TOURKI

- **Travaux de Doctorat**

Thématique : Extension of ABV approaches for the verification of SystemC SoC models
Etablissement : FSM, ST Microelectronics, Crolles-Grenoble
Equipe de recherche : System Platform Group, ST Microelectronics
Directeur de thèse : Pr. Rached TOURKI et Pr. Laurent Maillet-Contoz, INPG

- **Travaux de DEA**

Thématique : Estimation des performances logicielles / matérielles d'un codeur vidéo MPEG4
Etablissements : ST Microelectronics et Faculté des sciences (Monastir)
Equipe de recherche : Laboratoire de microélectronique Monastir
Encadré par : Pr. Rached TOURKI et Benoit Clement

- **Travaux de projet de fin d'études**

Thématique : Contribution à l'étude des architectures reconfigurables (FPGA-Dynamic)
Etablissements : Ecole Nationale d'Ingénieurs de Monastir -
Encadré par : Dr. MTIBAA Abdellatif (Maître de Conférence)

PUBLICATIONS SCIENTIFIQUES

- 8 JOURNAUX INTERNATIONNAUX
- 10 CONFERENCES IEEE
- 1 COMMUNICATION NATIONALE

ENCADREMENTS

- 1 Thèse (Meriam KALLEL co-encadrement avec Pr. Rached Tourki)
- 8 Mastères (co-encadrement avec Pr. Rached Tourki).
- Plusieurs projets de fin d'études.

ACTIVITES D'ORGANISATION ET ASSOCIATIVES

- Club de logiciels libres pour l'électronique et Microélectronique à L'école Nationale d'Ingénieurs de Sousse
- Journées portes ouvertes à L'ENISo.
- Contribution à la préparation du plan d'étude du Mastère de recherche à L'ENISo

OUTILS INFORMATIQUES ET MICROELECTRONIQUES

- **Modélisation et conception des systèmes et circuits intégrés**
 - **SystemC et SystemVerilog** (compilateurs et simulateurs de OSCI, de Cadence NCSC et de Modelism),
 - **CowareC** (compilateur et simulateur N2C de Coware),
 - **VHDL et Verilog** (compilation, simulation et synthèse par Synopsys, Cadence, ...),
 - **C++** (GCC et G++ sous UNIX/Linux et Visual Studio ... sous Windows)
- **Vérification des circuits et systèmes intégrés**
 - **e-language** : vérification fonctionnelle (outil : Specman de Verisity) ;
 - **SCV** (SystemC Verification): vérification fonctionnelle et analyse des performances ;
 - **PSL/Sugar** : langage de description des propriétés des designs (IBM/FoCs) ;
 - **SVA, OVL** : langage d'assertions pour le matériel.
- **Développement logiciel**
 - **OS** : UNIX (Solaris), Windows, Linux (Redhat et Mandrake)
 - **Langages de programmation**: Assembleur, Pascal/Delphi, C/C++,
 - **Langages de scripts et de développement** : Makefile, Perl, TCL
 - **Outils Web et autres** : Html, XML, UML, Matlab, Latex, ...